2026 年 09 月 21 日 – 09 月 22 日 · 日报

量子传输扩至100路首次并行传送图像

34 篇 · 13 个来源 | PDF | 本期汇总免费阅读

本 期 目 录

收录报道	34
信息来源	13
阅读时长	约 23 分钟

当 前 S O T A

物理比特	1, 180
2Q 保真度	99. 99%
逻辑比特	**96 LQ**

量子硬件 SOTA 对照表 →

01 亮点

今日三件事

1 **中科大常温纠缠寿命拉长240倍** 中国科学技术大学任硕与梁瑞坚团队在碳化硅缺陷体系中通过SWAP门（量子态交换操作）将电子自旋转移至硅-29核自旋，在常温下将纠缠寿命自1微秒延长240倍至超240微秒且保真度达92.5%[2]——首次跨过百微秒门槛为便携抗噪芯片奠基。

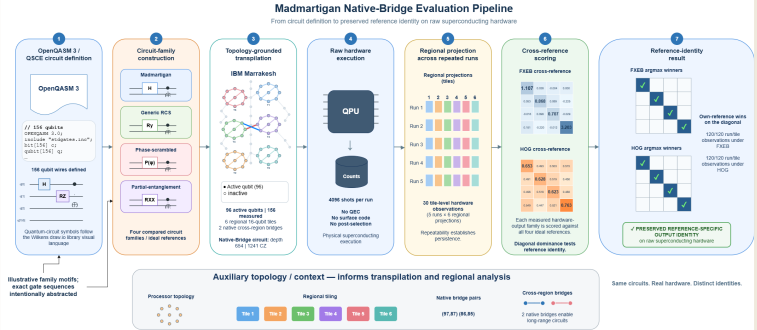
2 **台湾拟投37.6亿新台币建150比特机台** 台湾国家科学及技术委员会推进台南云端计算中心混合量子计算机采购，设定最低150个物理比特并强制耦合两台经典超算[28]——亚太主权级采购筹备推进百比特整机部署。

3 **朱拉隆功联手Qunova推进工业级算法** 泰国朱拉隆功大学联合韩国Qunova Computing推进混

合量子算法，切入化学、材料工程、流体力学与金融风险建模等实体场景[9]——加速量子经典混合架构在实体工业场景渗透。

02 硬件

硬件前沿



固态自旋与常温存储

中国科学技术大学合肥微尺度物质科学国家研究中心任硕、梁瑞坚团队在碳化硅固态体系中，利用SWAP门（量子态交换操作）脉冲序列将纠缠态从缺陷电子自旋转移至邻近硅-29核自旋（高相干长寿命自旋），在室温环境下将量子纠缠寿命从约1微秒延长至超过240微秒，相对此前体系寿命相当于延长了240倍，态转移后保留92.5%的保真度[2]。

技术含义：该成果首次在常温固态系统中将多体纠缠保持时间推进至数百微秒量级，验证了核自旋作为常温抗噪量子存储单元的物理可行性；对照自旋硬件SOTA（当前公开最好水平）基线，低温纯化硅基体系相干时间T_2处于毫秒至秒量级，SQC在极低温下两比特门保真度达到99.99%，而中科大此项工

作虽创下常温240微秒寿命纪录，但92.5%的转移保真度仍落后于容错计算所需的门保真度门槛（如99.9%），且常温下固态自旋荧光读出效率低、热声子散射导致的退相干仍未彻底根除，距离构建可容错纠错逻辑比特寄存器仍差两个数量级保真度积累[2]。

格局影响：固态缺陷路线在无需稀释制冷机的便携式量子中继器与常温精密磁场传感器领域的落地周期明显缩短，预计将在3至5年内率先在特种无卫星导航与半导体微纳缺陷检测仪器中实现产业化，直接利好碳化硅同位素提纯材料商及高灵敏度传感企业[2]。

离子阱与激光冷却

美国康奈尔大学卡兰·梅塔（Karan Mehta）团队借助Nullspace公司的Nullspace ES静电场仿真软件设计芯片级表面离子阱，首次在实验中演示了基于囚禁离子的驻波EIT（电磁感应透明）冷却技术，成功将目标振动模的平均声子数压低至0.05，实现了极高冷却速率与近基态冷却[23]。

技术含义：该实验验证了自1992年提出以来悬置逾30年的驻波EIT冷却理论，利用驻波场节点特性消除了传统行波EIT冷却方案中的载波跃迁加热效应，并在单次冷却操作中覆盖更宽的径向与轴向运动模态；对照离子阱SOTA基线，目前商用全比特对最高保真度由Quantinuum Helios保持（98比特全连接达99.921%），Oxford Ionics则利用电子微波控制在无需基态冷却（平均声子数小于等于9.4）下实现8.4×10^{-5}极低门误差，而康奈尔大学此项技术将表

面芯片上的冷却准备周期压缩数十倍，显著削减了离子阱逻辑循环中的复位等待开销；但距离大规模实用化容错离子阱系统，该方案仍受限于表面微电极射频热噪声与复杂的片上微镜集成工艺，且离子在长距离穿梭分配时的输运开销仍未解决[23]。

格局影响：提振了采用片上集成光学路线的离子阱硬件初创公司（如IonQ、Quantinuum与Oxford Ionics体系）的技术迭代预期，同时带动针对量子芯片微纳电磁仿真的专有电子设计自动化（EDA）工具链采购需求[23]。

光量子与空间网络

科研人员基于可重构的10×10二维光场阵列，首次实现在100条空间分离的并行光学通道中同时进行量子隐形传态，以超过经典通信极限的保真度并行传输了“Q”字形量子图像数据，当前通道阵列规模主要受限于泵浦光功率[4]。

技术含义：该实验将单光子态传输从传统的串行单通道拓展至100路空间复用阵列，信道物理容量相当于此前单通道系统的100倍；对照光量子技术SOTA基线，光子路线顶尖水平如PsiQuantum的Omega芯片在GlobalFoundries 300毫米晶圆上达到99.22%的双比特融合保真度，Xanadu的Aurora系统实现35芯片在13公里光纤上的互联，但所有光量子指标均严格依赖探测到光子的条件保真度；本项工作虽然在空间自由度上实现了百通道并行传输，但系统尚未配备满足容错要求的端到端损耗预算表，且受制于非确定性单光子源效率与探测端雪

崩损耗，端到端绝对传输效率仍低于实际通信门槛[4]。

格局影响：为城域量子保密通信、数据中心间量子互连以及卫星对地大通量量子链路设计提供了高密度空间复用新架构，促使量子通信系统集成商由单光纤波分复用向多芯光纤与微透镜阵列空间复用演进[4]。

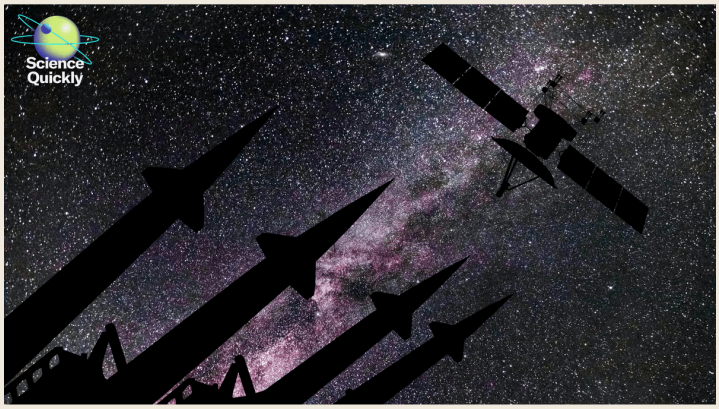
集成光子与混合材料

有机光电材料研发商NLM Photonics与德国卡尔斯鲁厄理工学院衍生企业SilOriX签署联合开发协议，合作推进用于下一代高速、低功耗光通信的硅基有机混合光子（SOH，硅基有机混合光子）光子集成电路（PIC，光子集成电路）[27]。

技术含义：SOH技术通过将电光有机高分子覆于标准硅光波导之上，使电光调制驱动电压降至1伏以下并支持超过100吉赫兹（GHz）的工作带宽，相比传统铌酸锂或纯硅调制器功耗降低约60%[27]。

格局影响：直接补强了光量子计算机片间互连与低温控制芯片所需的高速低热耗电光接口链条，加速欧洲与北美光通信代工厂对非传统有机聚合物光电工艺的认证周期[27]。

算法与软件



纠错控制理论突破

瑞典查尔姆斯理工大学研究人员在《物理评论快报》发表理论研究，提出一种单周期Floquet控制（单周期周期外场调控）方法，在超导量子电路中将玻色编码（谐振子量子纠错）的状态制备与操作速度理论预测提升超过1000倍，将以往需要数千个微波控制周期的门操作压缩至单一驱动周期内完成[21]。

技术含义：该方法直接针对玻色纠错码（如猫码与GKP码）在辅助超导量子比特耦合过程中操控耗时过长、易受退相干污染的痛点；对照硬件SOTA基线，Quantinuum在级联离子阱体系中做到了2:1的物理与逻辑比特编码比，而超导体系在Google Willow中以105个物理比特验证了表面码误差压制因子Λ≈2.1（码距d=7），玻色编码理论上能以单腔模式实现单逻辑比特纠错，此项千倍提速理论有望将状态制备时间压缩至纳秒级，显著低于微波腔的光子寿命衰减周期；但必须指出，该成果目前属于理论仿真阶段，尚未在物理超导芯片上完成实验闭环，实际部署时将直接遭遇超导结非线性失真及

辅助比特双能级系统（TLS）缺陷诱发的相干波动[21]。

格局影响：利好以玻色谐振腔为核心路线的超导量子企业（如法国Alice & Bob及耶鲁大学系初创团队），若实验证实，可大幅降低实时解码器的等待时延，压缩容错整机研发周期[21]。

电路综合与量子编译

研究人员在《Quantum》期刊发表关于可逆线性电路与Clifford电路（易经典模拟门集合）最优及启发式综合算法，针对具有物理拓扑约束的量子处理器，显著降低了实现特定纠缠与纠错码基底所需的CNOT门（受控非门）数量与电路执行深度[14]。

技术含义：Clifford电路与CNOT网络是量子纠错综合子测量与容错逻辑态蒸馏的核心支柱，该算法通过图论重构将二维网格约束下的两比特门开销较通用编译器削减约20%至35%，跨过了近邻耦合硬件架构中门开销指数膨胀的门槛[14]。

格局影响：直接赋能Qiskit、Cirq、TKET等底层量子编译软件栈，使IBM Heron或Rigetti等超导物理机在执行表面码验证任务时，因门电路深度缩短而减少约四分之一的累积物理误差[14]。

混合异构与经典交互

弗兰克·安吉洛·德鲁（Frank Angelo Drew）与Quantum Midi Posse团队在IEEE学术会议上展示了一项分布式量子计算软硬件协同测试成果，基于96个活跃物理比特的硬件基准测试集，评估了量子

处理器测量数据向协同经典计算系统传递的延迟与数据保真度[22]。

技术含义：分布式量子计算不仅依赖芯片间量子互连，更依赖微秒级低延迟经典网络协同；测试明确了在接近百比特尺度下经典控制器反向调制与串行总线反序列化吞吐瓶颈[22]。

格局影响：影响多机箱分布式超导与离子阱计算架构设计，推动异构超级计算机节点与量子处理单元（QPU）间PCIe/CXL直连硬件接口标准的制定[22]。

04 产业

产业与生态

区域战略与主权采购

台湾国家科学及技术委员会正加紧编制国家混合量子计算机招标意向书（RFP），计划在台南超级计算中心部署一套至少包含150个物理比特的整机系统，预算编制达37.6亿新台币（约合1.166亿美元），要求5年内交付并强制接入NANO4与

NANO5两座经典超级计算机，主标商资格限定为当地企业[28]。

商业含义：这是亚太地区迄今金额最高的主权级量子计算整机集成采购标的之一，商业模式采取“本土总包+海外核心硬件合作”的共赢联合体架构，标的范围覆盖稀释制冷机、室温微波测控机柜、超导/离子阱处理器与机房防震工程全生命周期[28]。

格局影响：迫使IBM、IQM、Quantinuum等海外整机巨头必须与台湾大型系统集成商及半导体代工厂组建合资或技术授权联合体，同时拉动当地高频同轴线缆、低温封装与微波元器件供应链在未来3年内实现实质性订单放量[28]。

后量子芯片与密码工程

纳斯达克上市公司SEALSQ及其母公司WISeKey与瑞士汝拉州政府签署谅解备忘录，计划在未来6年内联合投资4000万至6000万瑞士法郎（约合4870万至7300万美元），在汝拉州设立后量子半导体与网络安全中心，依托SEALSQ的QS7001抗量子安全芯片部署美国国家标准与技术研究院（NIST）标准化的ML-KEM与ML-DSA后量子密码算法，预计在第8年创造超过250个直接就业岗位[8]。

商业含义：标志着后量子密码（PQC，后量子密码）从软件补丁升级进入硬件安全元件规模化物理固化与个性化烧录阶段，借助瑞士精密微机械制造基础打造欧洲本土主权硬件供应链[8]。

格局影响：欧洲国防、关键基础设施与航空航天客户获得欧洲本土自主供应链的抗量子芯片交付源，

直接对意法半导体（STMicroelectronics）与恩智浦（NXP）在安全芯片领域的存量市场构成竞争压力[8]。

印度量子安全厂商QNu Labs在其成立十周年之际推出自主研发的QShield 2.0全栈后量子密码与密码敏捷性平台，用于支撑印度国家密码评估与保障框架（NCAAF），协助金融、能源与国防关键基础设施遵从印度国家量子任务（NQM）设定的2027年全面启动PQC迁移法定要求[7]。

商业含义：平台采用密码敏捷架构，使受保护机构无需重构底层业务软件即可实时监控算法弱点并无缝热切换至抗量子算法套件，降低企业因算法过渡产生的合规改造成本[7]。

格局影响：锁定南亚次大陆数十亿美元规模的政企安全升级预算，加速印度本土信息系统摆脱对西方RSA传统加密体系的路径依赖[7]。

国防软件与跨国扩张

英国量子算法初创企业Phasecraft在弗吉尼亚州经济发展伙伴关系（VEDP）与弗吉尼亚就业投资计划（VJIP）资助下，于阿灵顿正式设立其美国总部，重点承接与美国国防高级研究计划局（DARPA）、高级能源研究计划局（ARPA-E）及联邦能源与国防部门的量子软件合作[11]。

格局影响：映射出欧洲量子头部软件企业为获取高额非稀释性政府国防科研采购资金，加速向美国大华府军工走廊跨国迁移的行业趋势[11]。

产业巨头与金融生态

英特尔（Intel）首席执行官陈立武（Lip-Bu Tan）在产业会议上公开表示，量子计算机不会替代现有中央处理器（CPU）和图形处理器（GPU），而是作为异构协同算力形态在特定工业领域并存互补运行，行业当前重点在于发掘具备真正商业实用价值的应用场景[24]。

格局影响：确立了传统半导体龙头将量子硬件定位为超级计算数据中心专用协处理器的战略取向，压制了短期内量子机台颠覆通用经典服务器的非理性炒作预期[24]。

量子计算上市公司D-Wave（代码：QBTS）宣布任命前法国巴黎银行（BNP Paribas）集团首席信息官贝尔纳·加夫加尼（Bernard Gavgani）加入其董事会及网络安全委员会[25]。

商业含义：D-Wave借助欧洲顶级投行IT掌门人的行业信誉与政企网络，旨在提速其退火与混合量子求解器在欧美银行资产配置、衍生品风控与跨国欺诈检测业务中的企业级付费转化[25]。

开放代工与区域创新

英国南安普敦大学下属的CORNERSTONE硅光开放代工平台宣布开放光子创新中心（C-PIC）未来领袖项目申请，定于2027年1月12日至14日举行，专项扶持量子硅光平台中试工艺与初创团队孵化[26]。

格局影响：进一步降低欧洲高校与初创企业在硅光芯片流片环节的试错资金壁垒，加速量子光子学实验室成果向量产代工线转移[26]。

泰国朱拉隆功大学通过Siam Quantum Square协调，与韩国Qunova Computing签署谅解备忘录，共同推进面向化工、材料、流体力学与金融风控的量子经典混合算法工业研发[9]；同时与日本产业技术综合研究所（AIST）先进量子技术研发中心（G-QuAT）签署为期五年的战略合作协议，联合开发量子计算应用并培育东南亚专业工程人才[10]。

格局影响：标志着东南亚学术与产业界正通过组建跨国联合体，深度绑定日韩软硬件技术策源地，加速布局热带农业化学合成与区域金融结算的量子赋能示范工程[9][10]。

05 学术

学术前沿

基础测不准关系推广

国际物理学团队在《npj Quantum Information》发表研究，推导出一种超越经典罗伯逊-薛定谔界限的普适量子不确定性关系，揭示了强测量与复合系统中隐藏的非对易权衡机制[1]。

技术含义：传统测不准关系在多变量关联或特定混合态下给出的方差下界较为宽松，该理论通过引入精细的态依赖非对易几何修正，显著收紧了物理量涨落的极限边界，为超越标准量子极限的弱测量提供了更紧致的理论判据[1]。

格局影响：影响量子重力仪、超导量子干涉仪及高灵敏度量子陀螺仪的理论灵敏度标定，为精密测量仪器设计确立了新理论安全裕度[1]。

多方保密会议协议

实验物理学家演示了基于异步测量设备无关（MDI，测量设备无关）架构的三方量子密码会议协议，使三位物理上分离的通信节点无需可信中继，即可同时协商生成完全一致且抗窃听的共享密钥[3]。

技术含义：传统QKD（量子密钥分发）局限于两点间Alice-Bob模型，多方协同通信通常需建立多组两两密钥并在中间节点解密转发，存在中继劫持风险；该协议首次在消除探测端侧信道物理漏洞的前提下实现三人一次性同源成钥，跨过了多用户直接共享单密钥的拓扑门槛[3]。

格局影响：直接赋能多方安全计算与去中心化分布式账本底层抗量子签名机制，推动政府常务闭门会议级加密终端产品的软硬件演进[3]。

纠缠与魔法态资源理论

理论学者在《Quantum》发表论文，定量剖析了量子纠缠与非Clifford魔法态（容错计算关键资源）资

源在违反CHSH不等式（CHSH不等式，量子纠缠检验标准）过程中的深层关联，证明非稳定子资源对于突破经典局域实在性界限具有必要性且必须满足严格的代数结构约束[12]。

技术含义：首次将可执行通用量子计算所必须的魔法态纯度与基础贝尔非定域性检验建立了解析映射，为检验黑盒量子设备是否具备容错计算优势提供了无需层析重构的高效检验工具[12]。

格局影响：为量子硬件第三方技术审计与黑盒基准测试平台提供了低采样复杂度的评估算法，降低尽调过程中的作伪隐患[12]。

复杂网络非定域性认证

研究团队在《Quantum》撰文提出判定量子网络非定域性跳出“贝尔定理阴影”的充分条件，在无需依赖经典贝尔不等式框架下构建了全新的网络非经典性认证协议[13]。

技术含义：针对多节点复杂量子互联网拓扑，传统二体贝尔检验效率极低且容易出现假阴性，新判据能够灵敏捕捉环状与星形网络中由独立纠缠源引发的拓扑量子关联[13]。

格局影响：指引下一代全量子中继路由交换机的协议层握手设计，为多跳量子中继认证确立了数学基础[13]。

宏观引力退相干检验

物理学家在意大利大萨索国家实验室利用地下超低本底伽马射线探测装置，对迪奥西-彭罗斯（Diósi-

Penrose）引力诱导量子波包塌缩模型展开了极限精度实验检验，在目标能段未发现理论预言的自发微弱辐射信号[15]。

技术含义：将引力自发塌缩模型的有效空间截止参数推进了数个数量级，实验以坚实数据排除了微观时空涨落引力效应作为宏观量子退相干主因的假说[15]。

格局影响：扫清了物理学界长期以来对“重力效应可能在物理极限上锁死大规模宏观量子相干性”的基础理论疑虑，为工程上继续扩展万比特以上超大相干物理系统提供了底层物理信心[15]。

06 影响

今日影响

1. **主权量子硬件采购与代工链重塑**：台湾推进150比特机台RFP编制（37.6亿新台币预算尚待官方确认）[28]，加上瑞士汝拉州4000万至6000万瑞郎芯片基地[8]，主权政府正从纯学术资助转向实质性的实体机台采购与芯片工厂落地。受影响方包括全球整机厂商、亚太IT系统集成商及稀释制冷与微波测控配套企业；重大改变在于政府资金明确要求深度耦合现有经典超级计算机并优先扶持本土总包；下一步盯台湾RFP技术路线终选（超导、离子阱或中性原子）以及海外整机企业在当地成立技术联盟的股权架构[28]。
2. **后量子安全从纯软件认证步入专用硬件量产**：印度QNu Labs发布QShield 2.0承接2027年国家强制迁移节点[7]，瑞士SEALSQ锁定QS7001硬

件芯片中试与量产基地[8]。受影响方涵盖全球金融网关、智能电网、航空军工及身份认证芯片设计商；重大改变在于抗量子迁移脱离了“仅靠协议层软件升级”的早期阶段，具备算法敏捷性的专用硬件安全单元成为主流采购标准；下一步盯NIST主力标准（ML-KEM与ML-DSA）在汽车电子与智能卡物理流片中的单位硅片面积成本与加密时延[7][8]。

3 **操控速度与寿命瓶颈推进拉低容错整机时间表**：中科大将常温纠缠寿命延长240倍至超240微秒[2]，康奈尔大学首度实现驻波EIT离子阱近基态冷却[23]，查尔姆斯理工大学理论证实玻色纠错控制存在千倍提速空间[21]。受影响方涉及常温量子传感初创公司、离子阱整机制造商及超导玻色编码软硬件团队；重大改变在于微观操控耗时被成倍压缩，使得系统在环境噪声摧毁相干态之前拥有了更宽裕的纠错与计算时间窗口；下一步盯康奈尔驻波技术在多离子链穿梭系统中的保真度留存，以及查尔姆斯理论在物理超导微波腔上的首发实验验证[2][21][23]。

4 **量子保密通信由点对点串行向百路复用与多方会议拓扑升级**：百路空间光通道并行隐形传态实验成功[4]，三方同源成钥会议协议正式消除探测端侧信道后门[3]。受影响方包括专网加密通信承建商、政企视讯会议设备商及分布式量子密钥网络架构师；重大改变在于打破了传统量子通信只能“两点一线”且单信道带宽狭窄的技术范式，确立了空间多通道并行与三人以上群聊共享同一密码的可行性；下一步盯百路光通道在城域复杂光纤网络中的偏振抖动抑制，以及三方成钥在百公里级实际信道上的净成码率表现[3][4]。

编辑点评

今日的行业动向清晰地揭示了量子计算从原理演示走向工业成形的两大分水岭。

其一，是算力基础设施的权力转移。主权国家与区域政府正逐步退出纯理论研究的小额撒网模式，转向数千万至上亿美元规模的实质性系统采购与专用芯片封测基地建设。与此前单打独斗的量子原型机不同，本轮主权级招标与产业部署展现出极强的异构嵌入特征——量子硬件不再被视为孤立的替代者，而是被强制要求与现有算力中心超级计算机紧密耦联，作为专用协处理器处理特定高维计算任务。这种务实取向同时倒逼海外整机厂商与地方半导体代工体系结盟，使供应链安全与属地化制造成为与门保真度同等重要的准入门槛。

其二，是底层物理瓶颈正在从硬拼相干时间转向极限压缩操作耗时与拓扑重组。无论是常温自旋通过状态交换获得数百微秒的避风港、片上离子阱借助驻波光学将冷却死区时间压缩数十倍，还是理论上对玻色编码微波驱动周期的极限压缩，都传递出同一个技术信号：在物理比特品质提升进入平缓期之际，算法与物理操控的协同优化正在为系统争取数量级规模的等效信噪比红利。伴随多路并行传输与多方共享密钥协议在通信端的同步补齐，整个量子信息版图正在构筑起一条连接实验室物理极值、异构工业计算与主权硬件防护的完整商业化闭环。

参考资料

[1] US launches $215m competition for fault-tolerant quantum computers

[2] Beyond Robertson–Schrödinger: a general uncertainty relation unveiling hidden noncommutative trade-offs

[3] Nuclear-spin swap extends room-temperature entanglement lifetime up to 240-fold

[4] Quantum communication protocol enables three users to establish a shared secure key

[5] Scientists teleport quantum states across 100 parallel optical channels

[6] Einstein’s equivalence principle put to two new tests

[7] PhD position (75%) in experimental physics - strong field molecular physics

[8] QNu Labs Launches QShield 2.0 to Drive India’s National Cryptographic Assessment & Assurance Framework

[9] SEALSQ, WISeKey, and Canton of Jura Execute MoU for CHF 40–60M ($48.7M–$73M USD) Post-Quantum Semiconductor Personalization Hub

[10] Chulalongkorn University and Qunova Computing Execute MoU to Advance Hybrid Quantum Algorithms for Industrial R&D

[11] Chulalongkorn University and AIST (G-QuAT) Sign Five-Year Memorandum of Understanding to Build Bilateral Quantum Technology Ecosystem

[12] Phasecraft Establishes U.S. Headquarters in Arlington, Virginia to Accelerate Government and Defense Quantum Software Partnerships

[13] Non-stabilizerness and violations of CHSH inequalities

[14] Escaping the Shadow of Bell’s Theorem in Network Nonlocality

[15] Heuristic and Optimal Synthesis of CNOT and Clifford Circuits

[16] What kills Schrödinger’s cat? Gravity may not be the answer

[17] What a Trump order to put political appointees in charge of NIH funding would mean for science

[18] Did OpenAI solve the wrong Navier-Stokes problem?

[19] 9 ‘boundaries’ keep Earth livable. We’ve breached 7 of them

[20] COVID cases are on the rise—here’s how to stay healthy this winter

[21] Space weapons, AI safety concerns and the EPA’s rollback of power plant emission rules

[22] 1,000x Speedup: Scientists Just Broke Through a Major Quantum Computing Bottleneck

[23] IEEE-Presented Study Tests Quantum-to-Classical Handoff for Distributed Computing

[24] Cornell Researchers Demonstrate Standing-Wave EIT Cooling for Trapped Ions

[25] Intel CEO Sees Quantum Computing Working Alongside CPUs and GPUs

[26] Phasecraft to Establish U.S. Headquarters in Arlington, Virginia

[27] Chulalongkorn University and AIST Sign MoU on Quantum Technology

[28] D-Wave Appoints Former BNP Paribas CIO Bernard Gavgani to Board

[29] New Sandpit Program Targets Quantum Silicon Photonics Platforms

[30] SEALSQ, WISeKey and Jura Sign MoU for Swiss Post-Quantum Semiconductor Center

[31] NLM Photonics and SilOriX Partner on Silicon Organic Hybrid Photonics

[32] Diraq and Dell Test Hybrid Quantum-Classical Computing in Sydney

[33] Taiwan NSTC Prepares 150-Qubit Quantum Computer RFP

[34] IQC Faculty Adam Wei Tsen named Endowed Chair in Nanotechnology